

Bộ điều khiển
SPC11-POT-TLF
Số bộ phận: 192216

FESTO



Bảng dữ liệu

Đặc tính	Giá trị
sao lưu dữ liệu	Bộ nhớ flash
tín hiệu điều khiển	Đầu vào từ xa/hướng dẫn/trái/phải Vị trí đầu vào 1/2/3/4 Đầu ra Error-Ready Vị trí đầu ra 1/2/3/4
Hiển thị	3 chữ số Màu đỏ Hiển thị bảy phân đoạn
Các yếu tố vận hành	3 nút Bàn phím màng
Bảo vệ đầu ra	điện dòng điện kích hoạt tối đa 500 mA trên tổng tất cả đầu ra
Số đầu ra kỹ thuật số	5
Số đầu vào kỹ thuật số	8
Kết quả thực thi	theo IEC 61131-2 logic tích cực (PNP) không có cách điện
Đầu vào thực thi	theo IEC 61131-2 logic tích cực (PNP) không có cách điện
Thời gian hãm các đầu vào	20 ms
Mức tiêu thụ dòng điện tối đa với van tỷ lệ	1.1 A
Mức tiêu thụ dòng điện tối đa mà không có van tỷ lệ	70 mA
Điện áp hoạt động danh định DC	24 V
Tiêu thụ điện đầu vào	4 mA
Khả năng mang hiện tại trên mỗi đầu ra	0.1 A
Dao động điện áp cho phép	+/- 25 %
Giấy phép	Dấu RCM
Dấu CE (xem tuyên bố về sự phù hợp)	theo chỉ thị EMC của EU theo chỉ thị RoHS của EU
Dấu UKCA (xem tuyên bố về sự phù hợp)	theo quy định UK cho EMV theo các quy định UK RoHS
Khả năng chống sốc liên tục theo DIN/IEC 68 phần 2-82	được kiểm tra theo mức độ nghiêm trọng 2
Tuân thủ LABS	VDMA24364-B2-L

Đặc tính	Giá trị
Độ ẩm tương đối	0 - 95 % không cô đặc
Mức độ bảo vệ	IP65 theo IEC 60529
Khả năng chống rung theo DIN/IEC 68 phần 2-6	được kiểm tra theo mức độ nghiêm trọng 1
Nhiệt độ môi trường xung quanh	0 °C...50 °C
trọng lượng sản phẩm	400 g
bầu cử, điện áp hoạt động ,Đầu vào và đầu ra	15 cực SUB-D Phích cắm
Cổng nối điện van tỉ lệ	7 cực
Cổng nối điện cảm biến vị trí	Dạng A
Chiều dài cáp	0.3 m