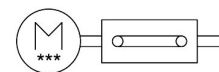
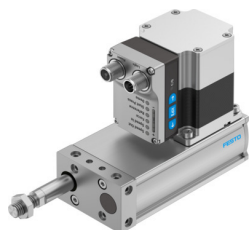


Module de vérin électrique EPCE-TB-60-50-FL-MF-ST-M-H1-PLK-AA

Code article: 8102165

FESTO



Fiche technique

Caractéristiques	Valeur
Diamètre effectif du pignon d'attaque	10.18 mm
Taille	60
Course	50 mm
Réserve de course	0 mm
Filetage de la tige de piston	M10x1,25
Dilatation de la courroie crantée	0.375 %
Division de la courroie crantée	2 mm
Position de montage	Indifférente
Détection de position	Codeur moteur
Structure de construction	Vérin électrique avec courroie crantée avec actionneur intégré
Sécurité anti-rotation/guidage	à palier lisse
Indicateur de position du rotor	Codeur absolu, monotour
Principe de mesure de l'indicateur de position du rotor	Magnétique
Surveillance de température	Mise hors circuit en cas d'échauffement Capteur de température CMOS de précision intégré avec sortie analogique
Fonctions supplémentaires	Interface utilisateur Détection des fins de course intégrée
Affichage	LED
Accélération max.	9 m/s ²
Vitesse maximale max.	0.6 m/s
Répétabilité	±0,05 mm
Propriétés des sorties logiques numériques	configurable Sans isolation galvanique
Facteur de marche	100%
Classe de protection d'isolation	B
Courant max. des sorties logiques numériques	100 mA
Consommation max.	5.3 A
Consommation max. logique	300 mA
Tension nominale CC	24 V
Courant nominal	5.3 A

Caractéristiques	Valeur
Interface de paramétrage	IO-Link Interface utilisateur
Fluctuations de tension admissibles	+/- 15 %
Alimentation électrique, type de connexion	Connecteur mâle
Alimentation électrique, technique de raccordement	M12x1, codage T selon EN 61076-2-111
Alimentation électrique, nombre de pôles/fils	4
Certification	RCM Mark
Marquage CE (voir la déclaration de conformité)	Selon directive européenne CEM Selon la directive européenne RoHS
Résistance aux vibrations	Contrôle d'utilisation mobile avec degré de sévérité 1 selon FN 942017-4 et EN 60068-2-6
Résistance aux chocs	Essai de choc avec degré de sévérité 1 selon FN 942017-5 et EN 60068-2-27
Classe de protection anticorrosion CRC	0 - Aucun effet de corrosion
Conformité PWIS	VDMA24364-Zone III
Température de stockage	-20 °C...60 °C
Humidité relative de l'air	0 - 90 %
Degré de protection	IP40
Température ambiante	0 °C...50 °C
Note sur la température ambiante	Au-dessus de la température ambiante de 30 °C, il convient de réduire la puissance de 2 % par °K.
Energie d'impact aux fins de course	0.016 J
Couple max. Mx	0 Nm
Couple max. My	1 Nm
Couple max. Mz	1 Nm
Poussée max. Fx	150 N
Valeur indicative de charge utile, horizontal	10 kg
Valeur indicative de charge utile, verticale	5 kg
Constante d'avance	32 mm/U
Durée de vie de référence	500 km
Masse déplacée	246 g
Masse déplacée à 0 mm de course	197 g
Poids additionnel de la masse déplacée par 10 mm de course	9.75 g
Poids du produit	1637 g
Poids de base à 0 mm de course	1407 g
Poids additionnel par 10 mm de course	46 g
Nombre de sorties logiques numériques 24 V CC	2
Nombre d'entrées logiques numériques	2
Zone de travail de l'entrée logique	24 V
Caractéristiques entrée logique	Configurable sans isolation galvanique
IO-Link®, version du protocole	Appareil V 1.1
IO-Link®, mode de communication	COM3 (230,4 kbaud)
IO-Link®, classe de port	A
IO-Link®, contenu des données de traitement OUT	Move in 1 bit Move out 1 bit Quit Error 1 bit Move Intermediate 1 bit
IO-Link®, contenu des données de traitement IN	State Device 1 bit State In 1 bit State Intermediate 1 bit State Move 1 bit State Out 1 bit
IO-Link®, contenu des données de service IN	Speed 32 bits Position 32 bits Force 32 bits
IO-Link®, mémoire de données requise	0.5 kB

Caractéristiques	Valeur
Logique de commutation des entrées	PNP (commutation positive)
IO-Link®, technique de raccordement	Connecteur mâle
Interface logique, type de connexion	Connecteur mâle
Interface logique, technique de raccordement	M12x1, codage A selon EN 61076-2-101
Interface logique, nombre de pôles/fils	8
Mode de fixation	avec trou débouchant Avec taraudage Avec douille de centrage Avec accessoires
Note sur le matériau	Conforme à RoHS
Matériau courroie crantée	Polychloroprène avec fibre de verre