

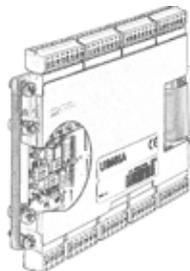
Module d'entrée/sortie FED-UIM

N° de pièce: 559870
Produit de fin de série

[pour le contrôleur FED-CEC.](#)

[Modèle en fin de vie. Disponible jusqu'en 2017. Voir le portail Support & Téléchargements pour des produits de remplacement.](#)

FESTO



Fiche technique

Caractéristique	Valeur
Marque CE (voir déclaration de conformité)	selon la directive européenne CEM
Température de stockage	-20 ... 70 °C
Humidité relative de l'air	5 - 85 % sans condensation
Température ambiante	0 ... 50 °C
Note sur la matière	Contenant de substances de silicone
Entrées TOR, nombre	20
Entrées numériques, entrées de comptage rapide	4
Entrées numériques, connexion de codeur incrémental	4
Entrées numériques, temporisation du signal d'entrée	0,2 ms
Entrées numériques, tension/courant d'entrée	24 VDC / 3 mA
Entrées numériques, valeur nominale pour TRUE	12 - 30 VDC
Entrées numériques, valeur nominale pour FALSE	≤ 6 VDC
Entrées numériques, séparation de potentiel	oui, optocoupleur
Entrées analogiques, nombre	8
Entrées analogiques, résolution	12 bit
Entrées analogiques, plage du signal	0 - 10 V 0 - 20 mA 0 - 5 V 0 - 1 V 4 - 20 mA ± 1 V ± 10 V ± 5 V PT 100 (-100 °C à 850 °C) Thermocouple E, J, K, R, S, T
Entrées analogiques, précision absolue à 25 °C	0,1 %
Entrées analogiques, erreur de linéarité à 25 °C	0,1 %
Entrées analogiques, résistance d'entrée	47 Ohm
Sorties TOR, nombre	12
Sorties numériques, contact	Transistor
Sorties numériques, tension de sortie	12 - 30 VDC
Sorties numériques, courant de sortie	500 mA
Sorties numériques, séparation de potentiel	oui, optocoupleur
Sorties numériques, résistance aux courts-circuits	oui
Sorties numériques, résistance aux surcharges	oui
Sorties analogiques, nombre	4
Sorties analogiques, résolution	12 bit
Sorties analogiques, résistance à la charge max.	470 Ohm
Sorties analogiques, plage du signal	± 10 V
Sorties analogiques, erreur de linéarité à 25 °C	± 0,15 % sortie en tension ± 0,2 % sortie en courant