

Controlador del motor CMMP-AS-C5-3A-M0

Número de artículo: 1622902

FESTO



Hoja de datos

Característica	Valor
Tipo de fijación	En placa base Atornillado
Peso del producto	2200 g
Indicación	Visualizador digital de siete segmentos
Certificación	RCM c UL us - Listed (OL)
Marcado CE (véase la declaración de conformidad)	Según Directiva de máquinas CEM de la UE Según Directiva de máquinas de la Unión Europea Según la Directiva RoHS de la UE
Marcado UKCA (véase la declaración de conformidad)	Según la normativa del Reino Unido sobre CEM Según la normativa del Reino Unido sobre maquinaria Según la normativa RoHS del Reino Unido
Organismo que expide el certificado	TÜV Rheinland 01/205/5262.02/19 TÜV Rheinland UK Ltd. 01/205U/5262.00/22
Temperatura de almacenamiento	-25 °C...70 °C
Temperatura ambiente	0 °C...40 °C
Humedad relativa del aire	0 - 90 %
Grado de protección	IP10 IP20
Grado de ensuciamiento	2
Nota sobre el material	Conformidad con la Directiva RoHS
Conformidad PWIS	VDMA24364-Zona III
Tensión nominal de funcionamiento, fases	Monofásico
Tensión nominal de funcionamiento AC	230 V
Fluctuaciones de tensión admisibles	+/- 10 %
Margen de tensión de entrada AC	100 V...230 V
Frecuencia de red	50 Hz...60 Hz
Corriente nominal	4 A...6 A
PFC activo	sí
Filtro de red	Integrado
Tensión máxima del circuito intermedio, DC	320 V
Resistencia de frenado	60 Ohm
Potencia de impulso de la resistencia de frenado	2.8 kVA
Tensión nominal alimentación a la lógica DC	24 V

Característica	Valor
Margen admisible, tensión de la lógica	± 20 %
Consumo de corriente, alimentación a la lógica sin freno de sujeción	0.65 A
Margen de la tensión de salida AC	3x 0-270 V
Corriente de salida nominal	5 A
Corriente nominal por fase, efectiva	5 A
Corriente de pico por fase, efectiva	10 A
Duración máxima de la corriente de pico	5 s
Potencia nominal de los controladores	1000 VA
Potencia máxima	2000 VA
Frecuencia de salida	0 Hz...1000 Hz
Interfaz de parametrización	Parametrización y puesta en funcionamiento USB Ethernet
Acoplamiento del bus de campo	CANopen Modbus®/TCP
Perfil de comunicación	DS301/DSP402
Acoplamiento de procesos	Acoplamiento I/O Para 256 registros de desplazamiento
Velocidad máx. de transmisión en bus de campo	1 Mbit/s
Conexión de bus	Conector 9 pines Sub-D
Salida interfaz encoder, características	Resolución de 16384 ppr
Salida interfaz encoder, función	Reposición del valor real mediante señales del encoder en funcionamiento regulado según las revoluciones. Valor nominal para el actuador slave postconectado.
Entrada interfaz encoder, características	Señales de encoder de 3 fases EnDat HIPERFACE RS422 SINCOS
Entrada interfaz encoder, función	Señal del encoder, valor nominal de revoluciones. En funcionamiento sincronizado como valor nominal de giros del actuador esclavo.
Cantidad de entradas lógicas digitales	10
Características de la entrada lógica	Con separación galvánica De libre configuración
Margen de trabajo de la entrada lógica	8 V...30 V
Número de salidas lógicas digitales 24 V DC	5
Características de las salidas lógicas digitales	Con separación galvánica Configuración parcialmente libre
Intensidad máxima, salidas lógicas digitales	100 mA
Número de entradas de consigna analógicas	2
Características de las entradas valores nominales	Entradas diferenciales Configurable para velocidad de giro Configurable según corriente
Entrada de valor nominal margen de trabajo	±10 V
Entrada de valor nominal de impedancia	20 kOhm
Número de salidas de supervisión analógicas	2
Margen de trabajo de salidas de supervisión	±10 V
Resolución salidas de supervisión	9 bit
Características de las salidas de supervisión	A prueba de cortocircuitos
Función de seguridad	Safe Torque Off (STO) (desconexión segura del par) Parada segura 1 (SS1)
Safety Integrity Level (SIL)	Safe Torque Off (STO) (desconexión segura del par)/SIL 3/SILCL 3
Nivel de prestaciones (PL)	Safe torque off (desconexión segura del par) (STO)/categoría 4, PL e
Cobertura de diagnóstico	97 %
SFF Safe Failure Fraction	99.17 %

Característica	Valor
Tolerancia de fallos del hardware	1
Intervalo de prueba	20 a