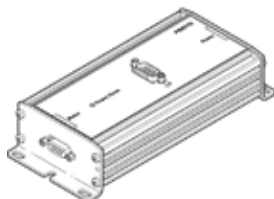


Controler pozitia finala CMFL

Cod: 567420

FESTO

pentru atribuirea de parametri si pozitionare cilindri cu cursa scurta ADNE-...-LAS.



Fisa tehnica

Caracteristica	valoare
mod de operare dispozitiv de control	faza finala de putere PWM-MOSFET
functiune de protectie	detectarea caderilor de tensiune detectare a pozitiilor de capat cu ajutorul software-ului
Afisare	LED
elemente de deservire	fara
Varianta cu iesiri digitale	conform IEC 61131-2
iesiri digitale, comutator logic	PNP (pozitiv)
caracteristici ale iesirilor digitale logice	izolat galvanic
curent max iesiri logice digitale	100 mA
tensiune nominala alimentare logica DC	24 V
Tensiune nominala, alimentare DC	24 V optional 48 V
Curentul nominal in sarcina	3 A
Curent nominal, alimentare logica	0,1 A
Curent de varf alimentare sarcina	4.5 A la 24 V 8 A la 48 V
Curent de varf alimentare logica	0,2 A
Gama permisibila, alimentare sarcina	± 5 %
domeniul admisibil al tensiunii logice	± 10 %
Simbol CE (vezi declaratia de conformitate)	conform directivei europene EMV
temperatura de depozitare	-20 ... 60 °C
umiditatea relativa a aerului	nu condenseaza 0 - 95 %
Rezistenta la soc	urmeaza DIN EN 60068-2-27
tip de protectie	IP65 Conector
Rezistenta la vibratii	urmeaza DIN EN 60068-2-6
temperatura mediului	0 ... 40 °C
aprobare	C-Tick
greutate produs	470 g
numarul iesirilor logice digitale 24 V DC	2
numarul intrarilor logice digitale	4
cuplaj de proces	cuplaj E/A
Specificatie, intrare logica	Conform IEC 61131-2
intrari digitale, comutator logic	NPN (comutare negativa) la alegere: PNP (pozitiv)
caracteristici ale intrarii logice	izolat galvanic
tip fixare	cu suport - tip vinclu
indicatie material	contine substante cu LABS conform RoHS