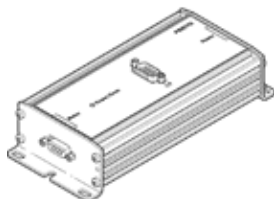


Controlador de fim de curso CMFL

Código da peça: 567420

FESTO

para parametrização e posicionamento do atuador de curso reduzido
ADNE...-LAS.



Ficha técnica

Característica	Valor
Tipo de operação controlador	Estágio final de potência PWM-MOSFET
Função protetora	Detecção de falhas na tensão Detecção de posição final pelo software
Indicador	LED
Elementos de controle	não disponível
Design da saída digital	Conforme IEC 61131-2
Saídas digitais, lógica de comutação	PNP (comutação positiva)
Propriedades das saídas lógicas digitais	com separação galvânica
Corrente máx. saídas lógicas digitais	100 mA
Tensão nominal c.c., alimentação lógica	24 V
Tensão nominal da alimentação de carga CC	24 V opcional 48 V
Corrente nominal, alimentação carga	3 A
Corrente nominal, alimentação lógica	0,1 A
Corrente de pico da alimentação da carga	4,5 A a 24 V 8 A a 48 V
Corrente de pico, alimentação lógica	0,2 A
Faixa permissível alimentação carga	± 5 %
Faixa admissível tensão lógica	± 10 %
Certificação CE (veja Declaração de Conformidade)	conforme Diretriz EU-EMV
Temperatura de armazenamento	-20 ... 60 °C
Umidade relativa do ar	não condensável 0 - 95 %
Resistência a impacto	Segundo a norma DIN EN 60068-2-27
Classe de proteção	IP65 Conector conectado
Resistência a vibrações	Segundo a norma DIN EN 60068-2-6
Temperatura ambiente	0 ... 40 °C
Autorização	C-Tick
Peso do produto	470 g
Quantidade de saídas lógicas digitais 24 V c.c.	2
Quantidade de entradas lógicas digitais	4
Interface do processo	Conector I/O
Especificação entrada lógica	Baseado na IEC 61131-2
Entradas digitais, lógica de comutação	NPN (comutação negativa) Opcional: PNP (comutação positiva)
Propriedades entrada lógica	com separação galvânica
Tipo de fixação	com cantoneira de fixação
Observações sobre material	Contém substâncias com LABS Conforme RoHS