

controlador do motor SFC-DC-VC-3-E-H0-IO

Código da peça: 538912

Produto a ser descontinuado

para parametrização e posicionamento da miniguia elétrica SLTE e da garra paralela HGPLE.

Produto será descontinuado. Disponível até 2020. Produto alternativo no Support Portal..

FESTO



Ficha técnica

Característica	Valor
Tipo de operação controlador	Regulador em cascata com Controlador de posição P Regulador de velocidade PI Regulador de corrente P
Sensor de posição	Encoder
Função protetora	Monitoramento I ² t Monitoramento de corrente Detecção de falhas na tensão Monitoramento de erros de arrasto Detecção de posição final pelo software
Propriedades das saídas lógicas digitais	com separação galvânica
Corrente máx. saídas lógicas digitais	500 mA
Potência nominal controlador	75 W
Tensão nominal c.c., alimentação lógica	24 V
Tensão nominal alimentação carga c.c.	24 V
Corrente nominal, alimentação carga	3 A
Corrente nominal, alimentação lógica	0,1 A
Interface de parametrização	Parametrização e comissionamento RS232 (9600 Baud)
Corrente de pico, alimentação da carga	5 A
Corrente de pico, alimentação lógica	0,8 A
Faixa permissível alimentação carga	± 10 %
Faixa admissível tensão lógica	± 10 %
Certificação CE (veja Declaração de Conformidade)	conforme Diretriz EU-EMV
Temperatura de armazenamento	-25 ... 60 °C
Umidade relativa do ar	0 - 95 % não condensável
Resistência a impacto	Segundo a norma DIN EN 60068-2-27
Classe de proteção	IP54
Resistência a vibrações	Segundo a norma DIN EN 60068-2-6
Temperatura ambiente	0 ... 40 °C
Autorização	C-Tick
Peso do produto	600 g
Quantidade de saídas lógicas digitais 24 V c.c.	4
Quantidade de entradas lógicas digitais	8
Interface do processo	Conector I/O para 32 registros de percurso
Especificação entrada lógica	IEC 61131
Entrada interface régua, propriedades	Sinal A/B com pulso indexador RS485/RS422
Propriedades entrada lógica	com separação galvânica
Tipo de fixação	com trilho DIN com dispositivo de fixação em parede/superfície
Observações sobre material	Contém substâncias com LABS