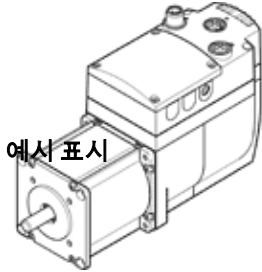


통합형 드라이브 EMCA-EC-67-

Part Number: 1509036
단종 예정 제품

FESTO

단종 예정 제품. 2026년까지 사용 가능. 대체 제품에 대해서는 Support Portal을 참조하십시오.



자료 시트

전체 데이터시트 - 개별값은 설정에 따라 달라집니다.

| 특징 | 값 |
|------------------------------|--|
| 컨트롤러 작동 모드 | PWM-MOSFET 전원 출력단 캐스케이드 컨트롤러 P 포지션 컨트롤러 PI 스피드 컨트롤러 전기의 비례 및 정수 컨트롤러 |
| 축 위치 센서 | 절대 단일 회전 엔코더 절대형 멀티 턴 엔코더 |
| 회전 위치 엔코더 측정 원리 | 자석 |
| 보호 기능 | 1% 모니터링 온도 모니터링 전류 모니터링 전압 중단 감지 드래그 에러 모니터링 소프트웨어 끝단 감지 |
| 안전 기능 | 안전 토크 차단(STO) |
| Safety Integrity Level (SIL) | Safe torque off (STO)/SIL 2 |
| 성능 레벨 (PL) | 안전 토크 차단 (STO)/카테고리 3, PL d |
| 디스플레이 | LED |
| 최대 속도 | 3,300 ... 3,500 1/min |
| 공칭 회전 속도 | 3,100 ... 3,150 1/min |
| 브레이크 저항, 외부 | 6 Ohm |
| 진단 범위 | 90 % |
| 디지털 논리 회로 출력 특성 | 주어진 범위에서 자유롭게 설정 가능 NF: 네트워크 에러 |
| 하드웨어 오차의 공차 | 1 |
| 최대 전류, 디지털 논리 회로 출력 | 100 mA |
| 최대 긍정적 테스트 펄스, 로직 0 | 10,000 µs |
| 최대 부정적 테스트 펄스, 로직 1 | 600 µs |
| 공칭 모터 전력 | 120 ... 150 W |
| 공칭 전압 DC | 24 V |
| 파라미터 설정 인터페이스 | Ethernet |
| SFE 안전 결함 부분 | > 90 % |
| 포지셔닝 셋트 최대 개수 | 64 |
| Rotor 위치 엔코더 트리거 | 12 Bit |
| 허용 가능 전압 파동 | +/- 20 % |
| 인증 | RCM Mark c UL us - Recognized (OL) |
| KC 마크 | KC-EMV |
| 인증서 발행 부서 | TÜV 01/205/5514.00/16 UL E331130 |

| 특징 | 값 |
|--|--|
| | German Technical Control Board (TÜV) Rheinland UK Ltd. 01/205U/5514.00/22 German Technical Control Board (TÜV) Rheinland 01/205/5514.01/21 |
| CE 심볼 (declaration of conformity 참조) | EU-EMV 가이드라인에 대응 EU 머신 가이드라인에 대응 EU-RoHS-RL 지침 |
| UKCA marking (see declaration of conformity) | To UK instructions for EMC To UK instructions for machines To UK RoHS instructions |
| 진동 저항 | 이송 어플리케이션 테스트, FN 942017-4 및 EN 60068-2-6을 따르는 Severity level 2에서 테스트 |
| 충격 저항 | FN 942017-5 및 EN 60068-2-27에 따른 심각도 2 충격 시험 |
| 부식 방지 등급 KBK | 1 - 부식 응력 수준 낮음 |
| PWIS conformity | VDMA24364 zone III |
| 보관 온도 | -25 ... 70 °C |
| 상대 공기 습도 | 0 - 95 % 비-응결 |
| 보호 등급 | IP54 IP65 |
| 주변 온도 | 0 ... 50 °C |
| 주변 온도 주의 | 주변온도 20 °C 이상일 때 1 °C 당 전원을 1.75% 낮춰야 함 |
| 브레이크 유지 토크 | 0 ... 1 Nm |
| 공칭 토크 | 0.37 ... 0.45 Nm |
| 1시간당 실패할 개연성 [1/h]. | 1E-09 |
| PFD (Probability of Failure on Demand) | 1.86E-05 |
| 보증 시험 간격 | 20 a |
| 사양, 논리 입력 | IEC 61131-2 기반 |
| 논리 회로 입력 동작 범위 | 24 V |
| 논리 회로 입력 특성 | galvanically connected to logic potential |
| Ethernet, 지원 프로토콜 | TCP/IP |
| 입력 논리 회로 | PNP (Positive-스위칭) |
| 스위칭 로직, 출력 | PNP (Positive-스위칭) |
| 마운팅 형태 | 잠김 관통 홀 포함 |
| 재질 사항 | RoHS 에 승인 |