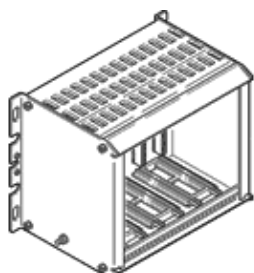


Corpo controllore assi SPC200-CPU-6

Codice prodotto: 170174

FESTO

Per 6 slot.



Foglio dati

Caratteristica	Valore
Numero set di percorso per selezione set	Max. 32 con I/O locali Max. 1000 con Fieldbus
Numero complessivo assi di posizionamento	4
Numero registri posizione per asse	100
Numero registri index	100
Numero flag	64
Numero cicli di backup	> 100.000
Numero programmi di avvio	2
Tipi di comandi	Comandi di posizionamento Comandi I/O Comandi registro Istruzioni di sequenza
Tipo di funzionamento	Selezione set Start/Stop
Sistema operativo	Festo OS 4.6x
Backup dei dati	Memoria flash
Numero max. ingressi/uscite per linea AIF	16 ingressi 16 uscite
Numero max. ingressi/uscite locali via Fieldbus	64 ingressi 64 uscite
Numero max. ingressi/uscite locali	40 ingressi 32 uscite
Numero max. set NC per programma	1.000
Numero max. assi di posizionamento pneumatici	4
Numero max. assi di posizionamento con motore passo-passo	3
Numero max. programmi all'avvio/arresto	100
Numero max. set NC, totale	2.000
Tipo di processore	Processore di segnale digitale
Memoria dati e di programma	20 kByte
Linguaggio di programma	Programmazione CN simile a DIN 66025
Segnali di comando ad avvio/arresto	ENABLE READY START/RESET STOP RESET MC_A/B SYNC_IA/B SYNC_OA/B
Segnali di comando per selezione set	ENABLE READY STOP RESET RECBIT1..5 CLK_A/B

Caratteristica	Valore
	RC_A/B ACK_A/B
Profondità di nidificazione subroutine	Fino a 4
Tempo di rilevamento tipico regolatore	1,5 ms
Tipico ciclo di comando	2 ms
Alimentazione di tensione	Con tensione di alimentazione moduli
Assorbimento corrente CPU con gruppo alimentazione in tensione	100 mA
Resistenza continua agli urti in conformità a DIN/IEC 68 parte 2-82	Collaudato con grado di severità 2
Umidità relativa dell'aria	0 - 95 % Senza formazione di condensa
Grado di protezione	IP20 Con unità base completamente equipaggiata A norma IEC 60529
Resistenza alle vibrazioni in conformità DIN/IEC 68 parte 2-6	Collaudato con grado di severità 1
Temperatura ambiente	-5 ... 50 °C
Peso	850 g