

Control CECC-LK

Número de artículo: 8201111

FESTO



Hoja de datos

Característica	Valor
Clase de resistencia a la corrosión CRC	0 - sin riesgo de corrosión
Certificación	RCM c UL us - Listed (OL)
Conformidad PWIS	VDMA24364-B2-L
Nota sobre el material	Conformidad con la Directiva RoHS
Tensión nominal de funcionamiento DC	24 V
Tensión de alimentación	19,2 - 30 V CC
Consumo de corriente	120 mA
Alimentación máxima de corriente	6 A
Temperatura ambiente	0 °C...55 °C
Temperatura de almacenamiento	-25 °C...70 °C
Humedad relativa del aire	95 % Sin condensación
Grado de protección	IP20
Clase de protección	III
Peso del producto	270 g
Comprobación de insensibilidad frente a vibraciones	Según EN 61131-2
Comprobación de insensibilidad frente a choques	Según EN 61131-2
Técnica de conexiones eléctricas E/S	Tira zócalo, enclavamiento 3,5 mm
Indicadores de estado	Diodo emisor de luz
Datos de la CPU	Dual Core 500 MHz
Entradas digitales, número	12
Entradas digitales, lógica de conmutación	Lógica positiva (PNP)
Entradas digitales, entradas numéricas rápidas	2, con un máximo de 200 kHz cada una
Entradas digitales, retardo en la señal de entrada	3 ms típ.
Entradas digitales, tensión / corriente de entrada	24 V DC
Entradas digitales, valor nominal para TRUE	≥ 15 VDC
Entradas digitales, valor nominal para FALSE	≤ 5 VDC
Entradas digitales, separación de potencial	sí, mediante optoacoplador
Entradas digitales, indicación del estado	Diodo emisor de luz
Longitud máx. del cable	30 m entradas
Salidas digitales, número	8

Característica	Valor
Salidas digitales, lógica de conmutación	Lógica positiva (PNP)
Salidas digitales, contacto	Transistor
Salidas digitales, tensión de salida	24 V CC
Salidas digitales, corriente de salida	500 mA
Salidas digitales, separación de potencial	sí, mediante optoacoplador
Salidas digitales, frecuencia de conmutación	Máx. 1 kHz
Salidas digitales, resistencia a cortocircuitos	sí
Salidas digitales, indicación del estado	Diodo emisor de luz
Protocolo	CAN CANopen
IO-Link®, versión de protocolo	Device V 1.0 Master V 1.1
IO-Link®, Communication mode	Device COM1 (4,8 kBaud), COM2 (38,4 kBaud), COM3 (230,4 kBaud) Master SIO, COM1 (4,8 kbaudios), COM2 (38,4 kbaudios), COM3 (230,4 kbaudios) Configuración mediante software
IO-Link®, Port class	Device A Master B
IO-Link®, número de puertos	Device 1 Master 4
IO-Link®, ancho de datos de proceso OUT	Master parametrizable 2-32 bytes
IO-Link®, ancho de datos de proceso IN	Master parametrizable 2-32 bytes
IO-Link®, duración mínima de ciclo	Device 3,2 ms Master 5 ms
IO-Link®, memoria de datos disponible	2 kbytes/puerto
IO-Link®, corriente de salida	3,5 A/puerto
IO-Link®, tecnología de conexión	Cage Clamp® Conector Master de 5 pines Unidad de 3 pines
IO-Link®, comunicación	C/Q LED verde C/Q LED rojo
IO-Link®, indicación de dispuesto para funcionar	L+ LED verde encendido L+ LED verde apagado
Interfaz de bus de campo, tipo	Bus CAN
Interfaz de bus de campo, técnica de conexión	Conector Sub-D 9 pines
Interfaz de bus de campo, velocidad de transmisión	125, 250, 500, 800, 1000 kbit/s Ajustable mediante software
Interfaz de bus de campo, separación galvánica	sí
Interfaz USB	USB 1.1
Ethernet, conector	RJ45
Ethernet, número	1
Ethernet, velocidad de transmisión de datos	10/100 Mbit/s
Ethernet, protocolos compatibles	OPC-UA TCP/IP, EasyIP, Modbus TCP
Software de programación	CoDeSys V3
Lenguaje de programación	según IEC 61131-3 Diagrama de contactos AWL ST FUP AS
Marcado CE (véase la declaración de conformidad)	Según Directiva de máquinas CEM de la UE
Marcado UKCA (véase la declaración de conformidad)	Según la normativa del Reino Unido sobre CEM Según la normativa RoHS del Reino Unido
Organismo que expide el certificado	UL E239998-D1001