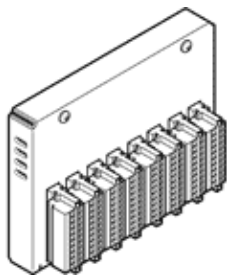


# módulo entrada/salida CDPX-EA-V1

Número de artículo: 575300

FESTO



## Hoja de datos

Característica	Valor
Profundidad de montaje	34 mm
Alto	89 mm
Largo	125 mm
Homologación	C-Tick c UL us - Listed (OL)
Marca CE (ver declaración de conformidad)	según la normativa UE sobre EMC según la directiva RoHS-RL de la UE
Marcado UKCA (véase la declaración de conformidad)	Según la normativa CEM del Reino Unido Según la normativa RoHS del Reino Unido
Conformidad PWIS	VDMA24364-Zona III
Temperatura de almacenamiento	-20 ... 70 °C
Humedad relativa del aire	5 - 85 % sin condensación
Tipo de protección	IP20
Temperatura ambiente	0 ... 50 °C
Peso del producto	230 g
Indicación sobre el material	Conforme con RoHS
Entradas digitales, número	20
Entradas digitales, entradas numéricas rápidas	2
Entradas digitales, conexión de codificador incremental	2
Entradas digitales, retardo en la señal de entrada	0,1 ms 3 ms 10 ms 20 ms
Entradas digitales, tensión / corriente de entrada	24 V DC
Entradas digitales, valor nominal para TRUE	12 - 30 VDC
Entradas digitales, valor nominal para FALSE	0 V
Entradas digitales, separación de potencial	sí
Entradas analógicas, número	4
Entradas analógicas, resolución	12 bit
Entradas analógicas, margen de señal	0 - 10 V 0 - 20 mA 8 single-ended / 4 diferencial PT 100 ± 10 V
Entradas analógicas, precisión absoluta a los 25 °C	0,1 %
Entradas analógicas, errores de linealidad a los 25 °C	0,1 %FS
Entradas analógicas, resistencia de entrada	47 Ohm
Salidas digitales, número	12
Salidas digitales, tensión de salida	12 - 30 V DC
Salidas digitales, corriente de salida	0,5 A
Salidas digitales, separación de potencial	sí
Salidas digitales, resistentes a los cortocircuitos	sí
Salidas digitales, resistentes a la sobrecarga	sí
Número de salidas analógicas	4
Salidas analógicas, resolución	12 bit
Salidas analógicas, resistencia aparente máxima	470 Ohm
Salidas analógicas, margen de señal	± 10 V
Salidas analógicas, errores de linealidad a los 25 °C	± 0,2%