

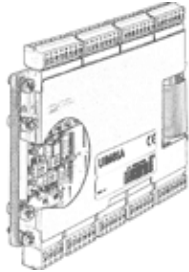
Módulo de entradas/salidas FED-UIM

Número pieza: 559870
Producto sustituido

FESTO

[Para controlador FED-CEC.](#)

[Tipo sustituido. Disponible hasta 2017. Producto de alternativa:
consultar portal de asistencia técnica.](#)



Hoja de datos

Característica	Valor
Marcado CE (ver declaración de conformidad)	según la normativa UE sobre EMC
Temperatura de almacenamiento	-20 ... 70 °C
Humedad relativa del aire	5 - 85 % sin condensación
Temperatura ambiente	0 ... 50 °C
Indicación sobre el material	contiene sustancias perjudiciales para la pintura
Entradas digitales, número	20
Entradas digitales, entradas numéricas rápidas	4
Entradas digitales, conexión de codificador incremental	4
Entradas digitales, retardo en la señal de entrada	0,2 ms
Entradas digitales, tensión / corriente de entrada	24 VDC / 3 mA
Entradas digitales, valor nominal para TRUE	12 - 30 VDC
Entradas digitales, valor nominal para FALSE	≤ 6 VDC
Entradas digitales, separación de potencial	sí, mediante optoacoplador
Entradas analógicas, número	8
Entradas analógicas, resolución	12 bit
Entradas analógicas, margen de señal	0 - 10 V 0 - 20 mA 0 - 5 V 0 - 1 V 4 - 20 mA ± 1 V ± 10 V ± 5 V PT 100 (-100 °C hasta 850 °C) Termoelemento E, J, K, R, S, T
Entradas analógicas, precisión absoluta a los 25 °C	0,1 %
Entradas analógicas, errores de linealidad a los 25 °C	0,1 %
Entradas analógicas, resistencia de entrada	47 Ohm
Salidas digitales, número	12
Salidas digitales, contacto	Transistor
Salidas digitales, tensión de salida	12 - 30 VDC
Salidas digitales, corriente de salida	500 mA
Salidas digitales, separación de potencial	sí, mediante optoacoplador
Salidas digitales, resistentes a los cortocircuitos	sí
Salidas digitales, resistentes a la sobrecarga	sí
Número de salidas analógicas	4
Salidas analógicas, resolución	12 bit
Salidas analógicas, resistencia aparente máxima	470 Ohm
Salidas analógicas, margen de señal	± 10 V
Salidas analógicas, errores de linealidad a los 25 °C	± 0,15% salida de tensión ± 0,2% salida de corriente