

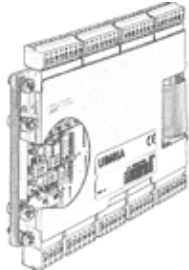
I/O模組 FED-UIM

料號: 559870
將停止供貨的產品

FESTO

用於控制器 FED-CEC

Type to be discontinued. Available until 2017. See Support Portal for alternative products.



技術參數

特性	值
CE 符號 (參見符合的標準)	根據 EU-EMV 指導原則
儲藏溫度	-20 ... 70 °C
相對空氣濕度	5 - 85 % 非冷凝
環境溫度	0 ... 50 °C
材料備註	含有 PWIS
數位輸入, 數字	20
數位輸入, 快速計數輸入	4
數位輸入, 增量式編碼器接口	4
數位輸入, 輸入訊號顯示	0,2 ms
數位輸入, 輸入電壓/電流	24 VDC / 3 mA
數位輸入, 判斷為True的額定值	12 - 30 VDC
數位輸入, 判斷為False的額定值	<= 6 VDC
數位輸入, 電氣絕緣	是, 通過光耦合器
類比輸入, 數字	8
類比輸入, 分辨率	12 bit
類比輸入, 訊號範圍	0 - 10 V 0 - 20 mA 0 - 5 V 0 - 1 V 4 - 20 mA ± 1 V ± 10 V ± 5 V PT 100 (-100°C 到 850°C) 熱電偶 E, J, K, R, S, T
類比輸入, 25 °C時的絕對精度	0,1 %
類比輸入, 在25°C時的線性錯誤	0,1 %
類比輸入, 輸入電阻	47 Ohm
數位輸出, 數字	12
數位輸出, 觸點	晶體管
數位輸出, 輸出電壓	12 - 30 VDC
數位輸出, 輸出電流	500 mA
數位輸出, 電氣絕緣	是, 通過光耦合器
數位輸出, 短路保護	是
數位輸出, 過載保護	是
類比輸出, 數字	4
類比輸出, 分辨率	12 bit
類比輸出, 最大負載電阻	470 Ohm
類比輸出, 訊號範圍	± 10 V
類比輸出, 25°C時的線性誤差	± 0.15% 電壓輸出 ± 0.2% 電流輸出