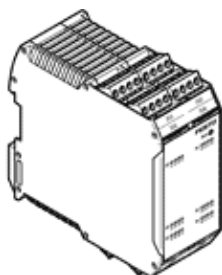


Módulo de ampliación CMGA-E1

Número de artículo: 1680826

FESTO



Hoja de datos

Característica	Valor
Número de entradas lógicas digitales	12
Performance Level (PL)	Categoría 4, Performance Level e
Safety Integrity Level (SIL)	SIL 3
Certificado entidad que lo expide	TÜV Rheinland
Probabilidad de fallo peligroso por hora en [1/h].	2,6E-09
Intervalo de prueba	20 a
Entradas digitales, número	6
Entradas digitales, cantidad compatibles con OSSD	8
Entradas digitales, tensión DC de funcionamiento nominal	24 V
Entradas digitales, corriente nominal	20 mA
Especificación entrada lógica	Según IEC 61131-2
Margen de trabajo de las entradas lógicas	20,4 ... 28,8 V
Configuración salida digital	10 entradas/salidas digitales seguras 2 salidas de señal 2 salidas de impulsos
Salidas digitales, corriente nominal de salidas digitales seguras	250 mA
Salidas digitales, cantidad de salidas de notificación	2
Salidas digitales, corriente nominal de salida de notificación	100 mA
Salidas digitales, cantidad de salidas de impulsos	2
Salidas digitales, corriente nominal de salida de impulsos	≤ 250 mA
Intensidad máxima, salidas lógicas digitales	250 mA
Tensión nominal DC, alimentación a la lógica	24 V
Margen permisible, tensión de la lógica	-15% - 20%
Tensión nominal de funcionamiento DC	24 V
Corriente nominal alimentación de la lógica	≤ 2 A
Consumo 24 V	≤ 3,8 W
Entrada interfaz encoder, función	no
Sección de la conexión	≤ 1,5 mm ²
Conexión eléctrica	Enchufable
Display	LED
Elementos de control	sín
Tipo de protección	IP20
Temperatura ambiente	0 ... 50 °C
Temperatura de almacenamiento	-10 ... 70 °C
Resistencia a los golpes	Según EN 60068-2-29
Resistencia a los impactos	Según EN 60068-2-6
Peso del producto	300 g
Dimensiones A x L x H	45 mm x 115 mm x 100 mm
Tipo de fijación	con perfil DIN
Posición de montaje	convección libre vertical
Marca CE (ver declaración de conformidad)	según la normativa UE sobre maquinaria
Homologación	C-Tick
Indicación sobre el material	Conforme con RoHS contiene sustancias perjudiciales para la pintura