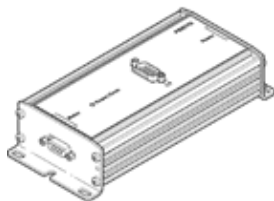


Regulator končne lege CMFL

Številka dela: 567420

FESTO

za paramentriranje in pozicioniranje kratkohodnega valja ADNE-...-LAS.



Podatkovni list

Značilnost	Vrednost
Način delovanja Controller-ja	PWM-MOSFET močnostna stopnja
Zaščitna funkcija	Odkrivanje izpada napetosti Programsko zaznavanje končnega položaja
Prikaz	LED
Krmilni elementi	brez
Izvedba digitalnega izhoda	po IEC 61131-2
Digitalni izhodi, krmilna logika	PNP (pozitivni vklop)
Lastnosti digitalnih logičnih izhodov	galvansko ločen
Maks. tok digitalnih logičnih izhodov	100 mA
Imenska napetost DC, napajanje logike	24 V
Imenska napetost, napajanje bremena DC	24 V na izbiro 48 V
Imenski tok, bremensko napajanje	3 A
Imenski tok, napajanje logike	0,1 A
Največji tok, napajanje bremena	4,5 A pri 24 V 8 A pri 48 V
Konica toka, napajanje logike	0,2 A
Dopustno območje bremenskega napajanja	± 5 %
Dopustno območje napetosti logike	± 10 %
CE oznaka (glejte izjavo o skladnosti)	po EMC smernici EU
Temperatura skladiščenja	-20 ... 60 °C
Relativna vlažnost zraka	ne kondenzira 0 - 95 %
Odpornost na soke	Skladno z DIN EN 60068-2-27
Vrsta zaščite	IP65 Vtaknjen vtični nastavek
Odpornost na vibracije	Skladno z DIN EN 60068-2-6
Temperatura okolice	0 ... 40 °C
Dovoljenje	C-Tick
Masa izdelka	470 g
Število digitalnih logičnih izhodov 24 V DC	2
Število digitalnih logičnih vhodov	4
Povezava procesa	V/I povezava
Specifikacija, logični vhod	skladno z IEC 61131-2
Digitalni vhodi, krmilna logika	NPN (negativno vklapljanje) po izbiri: PNP (pozitivni vklop)
Lastnosti logičnih vhodov	galvansko ločen
Način pritrditve	z montažnim kotnikom
Opomba o materialu	Vsebuje materiale, ki vsebujejo LABS Ustreza RoHS