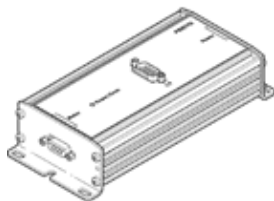


regulátor koncovej polohy CMFL

číslo dielca: 567420

FESTO

pre parametrizáciu a polohovanie nízkozdvihového valca ADNE-...-LAS.



údajový list

charakteristický znak	Hodnota
Pracovný režim riadiacej jednotky	PWM-MOSFET - výkonový stupeň
Ochranná funkcia	Zisťovanie výpadku napätia Softvérové snímanie koncovej polohy
Zobrazenie	LED
Ovládacie prvky	žiadna
Vyhotovenie digitálneho výstupu	podľa IEC 61131-2
Digitálne výstupy, spínacia logika	PNP (Pozitívne spínanie)
Vlastnosti digitálnych logických výstupov	Galvanicky oddelené
Max. prúd, digitálne logické výstupy	100 mA
Menovité napätie DC	24 V
Menovité napätie, výkonové napájanie DC	24 V voliteľných 48 V
Menovitý prúd, napájanie záťaže	3 A
Menovitý prúd, napájanie logiky	0,1 A
Špičkové napätie, výkonové napájanie	4,5 A pri 24 V 8 A pri 48 V
Špičkový prúd, napájanie logiky	0,2 A
Povolený rozsah, napájanie záťaže	± 5 %
Dovolený rozsah napätia logiky	± 10 %
CE-Značka (pozri prehlásenie o zhode)	podľa smernice EU-EMV
Teplota skladovania	-20 ... 60 °C
Relatívna vlhkosť vzduchu	nekondenzujúci 0 - 95 %
Odolnosť voči nárazom	podľa DIN EN 60068-2-27
Spôsob ochrany	IP65 Zapojený konektor
Odolnosť voči vibráciám	podľa DIN EN 60068-2-6
Teplota okolia	0 ... 40 °C
Osvedčenie	C-Tick
Hmotnosť výrobku	470 g
Počet digitálnych logických výstupov 24 V DC	2
Počet digitálnych logických vstupov	4
väzba procesu	vstupno/výstupná väzba
Špecifikácia, vstup logiky	Založené na IEC 61131-2
Digitálne vstupy, spínacia logika	NPN (spínanie k -) Voliteľný: PNP (Pozitívne spínanie)
Vlastnosti logického vstupu	Galvanicky oddelené
Typ upevnenia	S upevňovacím uholníkom
Materiálový údaj	zahŕňa látky obsahujúce LABS zhoda s RoHS