

Zintegrowany napęd EMCA-EC-67-M-1TE-PN

Numer części: 8069726

Produkt wycofywany z produkcji

Typ wycofywany z produkcji. Dostępny do 2026. Alternatywne produkty patrz Support Portal.

FESTO



Karta danych

| Cecha | Wartość |
|---|---|
| Tryb pracy sterownika | Sterowanie stopniem mocy PWM MOSFET Regulator kaskadowy z: Regulator położenia P Regulator prędkości PI Regulator prądu PI |
| Wsparcie dla konfiguracji | Plik GSDML |
| Minimalny czas cyklu | 2 ms |
| Czujnik położenia wirnika | Enkoder absolutny, jednoobrotowy |
| Zasada pomiaru czujnika położenia wirnika | Magnetyczny |
| Funkcje zabezpieczające | I ² t monitoring Monitoring temperatury Monitoring prądu Detekcja braku zasilania Kontrola odchyłki położenia Programowe ograniczenie zakresu ruchu |
| Topologie | Gwiazda Ring Linia |
| Dodatkowe funkcje | Conformance Class B DCP IRT-compatible LLDP MRP Realtime Class 1 SNMP |
| Funkcja bezpieczeństwa | Bezpieczne wyłączenie momentu (STO) |
| Safety Integrity Level (SIL) | Bezpieczne wyłączenie momentu (STO) / SIL 2 |
| Performance Level (PL) | Bezpieczne wyłączenie momentu (STO)/Kategoria 3, Poziom zapewnienia bezpieczeństwa d |
| Wyświetlacz | LED |
| Maks. liczba obrotów | 3 300 1/min |
| Prędkość znamionowa | 3 150 1/min |
| Szybkość transmisji | 10/100 Mbit/s (Full/Half) |
| Rezystor hamowania, zewnętrzny | 6 Ohm |
| Pokrycie diagnostyczne | 90 % |
| Charakterystyka logicznych wyjść cyfrowych | Możliwość rozbudowy konfiguracji Bez izolacji galwanicznej |
| Tolerancja defektu sprzętu | 1 |
| Przydział adresu IP | FCT DCP |
| Maks. prąd logicznych wyjść cyfrowych | 100 mA |
| Maks. dodatni impuls testowy przy sygnale logicznym 0 | 10 000 μs |
| Maks. ujemny impuls testowy przy sygnale logicznym 1 | 600 μs |

| Cecha | Wartość |
|---|--|
| Moc znamionowa silnika | 150 W |
| Napięcie nominalne DC | 24 V |
| Prąd nominalny | 7.2 A |
| Interfejs do parametryzacji | Ethernet |
| Protokół | PROFINET |
| SFF Składnik współczynnika częstości uszkodzeń urządzenia | > 90 % |
| Czas pracy enkodera bezwzględnego | Z zewnętrzną baterią: 6 miesięcy Bez zewnętrznej baterii: 3 - 7 dni |
| Maks. liczba pozycji pozycjonowania | 64 |
| Rozdzielczość czujnika położenia wirnika | 12 Bit |
| Szczytowa moc silnika | 200 W |
| Prąd szczytowy | 10.3 A |
| Dopuszczalne wahania napięcia | +/- 20 % |
| Dopuszczenie | RCM Mark c UL us - Recognized (OL) |
| Znak KC | KC-EMV |
| Certyfikat | TÜV 01/205/5514.00/16 UL E331130 TÜV Rheinland UK Ltd. 01/205U/5514.00/22 TÜV Rheinland 01/205/5514.01/21 |
| Znak CE (patrz deklaracja zgodności) | Wg dyrektywy EU-EMV Wg dyrektywy maszynowej EU Zgodnie z dyrektywą EU RoHS |
| Znak UKCA (patrz deklaracja zgodności) | Zgodnie z przepisami Wielkiej Brytanii dotyczącymi EMC Zgodnie z przepisami Wielkiej Brytanii dotyczącymi maszyn Zgodnie z przepisami Wielkiej Brytanii dotyczącymi RoHS |
| Odporność na wibracje | Transport application test at severity level 2 in accordance with FN 942017-4 and EN 60068-2-6 |
| Odporność na wstrząsy | Test odporności na wstrząsy, poziom surowości warunków 2 zgodnie z FN942017-5 i EN60068-2-27 |
| Zgodność z PWIS | VDMA24364-Strefa III |
| Temperatura przechowywania | -25 ... 70 °C |
| Media redundancy | MRP |
| Względna wilgotność powietrza | 0 - 95 % Bez kondensacji |
| Stopień ochrony | IP54 |
| Temperatura otoczenia | 0 ... 50 °C |
| Uwaga odnośnie temperatury otoczenia | Powyżej temperatury otoczenia wynoszącej 20° C musi być zachowana redukcja mocy o 1,75% na ° C |
| Masowy moment bezwładności wirnika | 0.301 kgcm ² |
| Moment znamionowy | 0.45 Nm |
| Szczytowy moment obrotowy | 0.91 Nm |
| Dopuszczalne obciążenie osiowe wałka | 60 N |
| Dopuszczalne obciążenie promieniowe wałka | 100 N |
| Prawdopodobieństwo uszkodzenia na godzinę w [1/h]. | 1E-09 |
| PFDF (Probability of Failure on Demand) | 1.86E-05 |
| Odstęp testu sprawdzającego | 20 a |
| Waga produktu | 2 260 g |
| Liczba logicznych wyjść cyfrowych 24V DC | 2 |
| Liczba logicznych wejść cyfrowych | 2 |
| Profil komunikacji | FHPP |
| Charakterystyka wejścia cyfrowego | Zgodnie z IEC 61131-2 |
| Zakres roboczy wejść logicznych | 24 V |
| Charakterystyka wejść logicznych | Połączone galwanicznie z potencjałem logicznym |
| Ethernet, obsługiwane protokoły | TCP/IP |
| Obwód logiczny wejść | PNP |
| Obwód logiczny, wyjścia | PNP |
| Sposób montażu | Zamocowanie na stałe Przy pomocy otworów przelotowych |
| Uwaga dotycząca materiałów | Zgodne z RoHS |