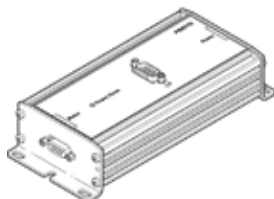


Sterownik położenia końcowych CMFL

Numer części: 567420

FESTO

do parametryzacji i pozycjonowania siłowników elektrycznych ADNE-...-LAS.



Karta danych

Cecha	Wartość
Tryb pracy sterownika	Sterowanie stopniem mocy PWM MOSFET
Funkcje zabezpieczające	Detekcja braku zasilania Programowe ograniczenie zakresu ruchu
Wyświetlacz	LED
Elementy obsługowe	Brak
Wersja wyjścia cyfrowego	Zgodnie z IEC 61131-2
Wyjścia cyfrowe, logika przełączania	PNP
Charakterystyka logicznych wyjść cyfrowych	Separacja galwaniczna
Maks. prąd logicznych wyjść cyfrowych	100 mA
Nominalne napięcie zasilania logiki DC	24 V
Napięcie nominalne, zasil.obciąż.DC	24 V opcjonalnie 48 V
Prąd nominalny, zasil. obciąż.	3 A
Prąd nominalny, zasil. logiki	0.1 A
Prąd szczytowy, zasil. obciąż.	4,5 A przy 24 V 8 A przy 48 V
Prąd szczytowy, zasil. logiki	0.2 A
Dopuszczalny zakres, zasil. obciąż.	± 5 %
Dodatkowy zakres napięcia logiki	± 10 %
Znak CE (patrz deklaracja zgodności)	Wg dyrektywy EU-EMV
Temperatura magazynowania	-20 ... 60 °C
Względna wilgotność powietrza	Bez kondensacji 0 - 95 %
Odporność na wstrząsy	Zgodnie z DIN EN 60068-2-27
Stopień ochrony	IP65 Łącznik wtykowy w stanie wciśniętym
Odporność na wibracje	Zgodnie z DIN EN 60068-2-6
Temperatura otoczenia	0 ... 40 °C
Dopuszczenie	C-Tick
Ciężar elementu	470 g
Liczba logicznych wyjść cyfrowych 24V DC	2
Liczba logicznych wejść cyfrowych	4
Przylącze sterujące	Interfejs we/wy
Charakterystyka wejścia cyfrowego	Zgodnie z IEC 61131-2
Wejścia cyfrowe, logika przełączania	NPN (obciążenie zwierane do minusa) Do wyboru: PNP
Charakterystyka wejść logicznych	Separacja galwaniczna
Sposób montażu	Z kątownikiem mocującym
Uwaga odnośnie materiałów	Zawierają substancje PWIS Zgodne z RoHS