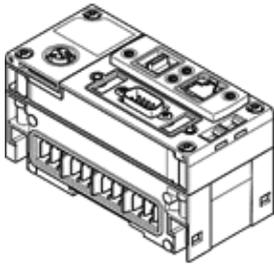


# 제어 블록 CPX-FEC-1-IE

Part Number: 529041  
단종 예정 제품

CPX 필드버스 노드용

FESTO



## 자료 시트

특징	값
폭	50 mm
높이	55 mm (상호 링크 블록 포함)
길이	107 mm
격자 치수	50 mm
파라미터 설정	에러 프로그램 번호 에러 후의 응답
극성 보호	모든 작동 전압 연결용
계수 범위	0 - 65535
추가 기능	2 byte 입력 및 2 byte 출력, 이미지 테이블에서 시스템 진단 입력용 이미지 테이블에서 8 비트 상태 비트 타임스탬프 포함 최근 40 개의 에러 저장
제어 부품	작동 모드 세팅용 DIL 스위치 구동/정지용 회전 스위치
24 V DC 전원 공급, 모듈 전자 회로	CPX 매니폴드 모듈을 통해
모듈 연수의 수량	1
프로그램/작업의 수량	P0 ... P63
산술 기능	+, -, *, : 기능 모듈 포함 추가 기능
Baud rate	IEEE 802.3 (10BaseT) 또는 802.3u (100BaseTx)에 따른 10/100 bit/s
처리 시간	대략 1 ms/1 k 안내
작동 전압 범위, DC 전자 회로/센서	18 ... 30 V
작동 전압 범위 DC	18 ... 30 V
데이터 인터페이스	RS 232 인터페이스 Sub-D 9-핀, 소켓 9,6 ... 115,2 kBit/s 전기적 절연
IP 어드레스 선택	BOOTP/DHCP FST 를 통해 MMI 를 통해
기능성 모듈	CPX 모듈 파라미터 쓰기 CPX 모듈 진단 읽기 CPX 진단 상태 CPX 진단 기록 복사 그외 기타
플래그	M0 ... M9999 비트 또는 워드로 어드레스 설정 가능
공칭 DC 작동 전압, 부하 전압	공압 스프링 복귀 미포함: 18 에서 30 V 24 V Midi/Maxi 타입 공압 스프링 복귀형: 21.6 에서 26.4 V CPA 타입 공압 스프링 복귀: 20.4 에서 26.4 V MPA 타입 공압 스프링 복귀: 18 에서 30 V
공칭 동작 전압 DC	24 V
전력 중단 버퍼	10 ms
프로그래밍 소프트웨어	FST

특징	값
프로그래밍 언어	적어도 V4.1
프로그램 메모리	Ladder Diagram (LDR) Statement list (STL)
레지스터	250 KB 사용자 프로그램 550 KB 웹 어플리케이션
잔류 자기	R0 .. R255 워드로 어드레스 설정 가능
잉여 리플	플래그 0 에서 9999 레지스터, 0 에서 255 타이머 / 타이머 사전 설정: 0 에서 255 카운터 / 카운터 사전 설정 :0 에서 255
잉여 리플, 부하 전압	4 Vss
특수 FU	FE 0 ... 255 Init-Flag
전원 공급	상호 연결 모듈을 통해
공칭 작동 전압에서 전류 소모	전자: 최대 200 mA
타이머	T0 ... T255 각각 포함 1 상태 비트 1 설정값 1 사전-선정
카운터	Z0 ... Z255 각각 포함 1 상태 비트 1 설정값 1 사전-선정
타이머 범위	0.01 ... 655.35 s
보관 온도	-20 ... 70 °C
상대 공기 습도	95 % 비-응결
직접 및 간접 접촉에 대한 보호	PELV
보호 등급	IP65 IP67 IEC 60529에 따름
주변 온도	-5 ... 50 °C
제품 중량	140 g
출력에 대한 최대 어드레스 용량	64 Byte
입력에 대한 최대 어드레스 용량	64 Byte
프로토콜	EasyIP HTTP Modbus TCP TCP/IP
Ethernet 인터페이스	RJ 45 (소켓, 8-핀)
버스-상태 LED 표시	TP: Link/Traffic
제품-상태 LED 표시	ERR: PLC run-time 에러 M= 변경 / 강제 모두 작동 PL: 부하 공급 PS: 전자 부품 공급, 센서 공급 RUN: PLC 상태 SF: 시스템 에러 STOP: PLC 상태
프로그래밍 인터페이스	TCP/IP 를 통해 RS 232 를 통해
하우징에 대한 재질 정보	플라스틱