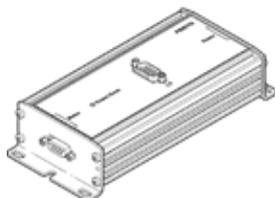


# Régulateur de fin de course CMFL

N° de pièce: 567420

FESTO

pour le paramétrage et le positionnement des vérins faibles courses  
ADNE-...-LAS.



## Fiche technique

Caractéristique	Valeur
Mode de fonctionnement du contrôleur	Etage de puissance PWM-MOSFET
Fonction de protection	Détection de coupure de tension Détection de fin de course logicielle
Afficheur	LED
Eléments de commande	pas de
Version sortie TOR	selon IEC 61131-2
Sorties TOR, circuit logique	PNP (à commutation positive)
Propriétés sorties logiques TOR	à séparation galvanique
Courant max. sorties logiques TOR	100 mA
Tension nominale alimentation logique CC	24 V
Tension nominal, alimentation de la charge CC	24 V en option 48 V
Courant nominal alimentation de puissance	3 A
Courant nominal alimentation logique	0,1 A
Courant de crête, charge d'alimentation	4,5A à 24 V 8 A à 48 V
Courant de pointe alimentation logique	0,2 A
Plage admissible alimentation de puissance	± 5 %
Plage admissible de la tension logique	± 10 %
Marque CE (voir déclaration de conformité)	selon la directive européenne CEM
Température de stockage	-20 ... 60 °C
Humidité relative de l'air	sans condensation 0 - 95 %
Résistance aux chocs	Sur la base de la norme DIN EN 60068-2-27
Degré de protection	IP65 Connecteur à pousser, raccordé
Résistance aux oscillations	Sur la base de la norme DIN EN 60068-2-6
Température ambiante	0 ... 40 °C
Agrément	C-Tick
Poids du produit	470 g
Nombre de sorties logiques TOR 24 V CC	2
Nombre d'entrée logiques TOR	4
Couplage au process	Couplage d'E/S
Spécification entrée logique	Basé sur IEC 61131-2
Entrées TOR, circuit logique	NPN (à commutation négative) au choix : PNP (à commutation positive)
Propriétés entrée logique	à séparation galvanique
Mode de fixation	avec équerre-support
Note sur la matière	Contenant de substances de silicone Conforme RoHS