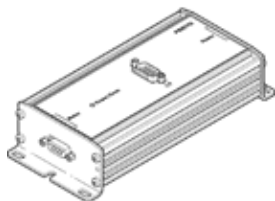


Регулатор за крайни позиции CMFL

Специф. Номер: 567420

FESTO

за параметриране и позициониране на късоходови цилиндри ADNE-...-LAS.



Информационен лист

Белег	Стойност
Операционен режим на контролера	PWM-MOSFET-захранващо стъпало
Защитна функция	Отчитане на пад на напрежението Софтуерно отчитане на крайна позиция
Дисплей	LED
Елементи за управление	Без
Изпълнение на дигиталния изход	по IEC 61131-2
Дигитални изходи, включваща логика	PNP
Свойства на цифровите логически изходи	гальванично разделен
Мах ток, цифрови логически изходи	100 mA
Номинално напрежение DC, захранване на логиката	24 V
Nominal voltage, load supply DC	24 V optional 48 V
номинален ток товар	3 A
номинален ток логическо захранване	0.1 A
Peak current, load supply	4.5 A at 24 V 8 A at 48 V
върхов ток логическо захранване	0.2 A
допустим обхват на товарно захранване	± 5 %
Допустим обхват на напрежението за логиката	± 10 %
СЕ- знаци (виж декларация за съответствие)	по EU-EMV-нормала
Температура на складиране	-20 ... 60 °C
Относителна влажност на въздуха	некондензиращ 0 - 95 %
устойчивост на удар	във връзка с DIN EN 60068-2-27
Клас на защита	IP65 Куплиран щекер
устойчивост на вибрации	Във връзка с DIN EN 60068-2-6
Температура на околната среда	0 ... 40 °C
Разрешение	C-Tick
Тегло на продукта	470 g
Брой цифрови логически изводи 24 V DC	2
Брой цифрови логически входове	4
Процесен интерфейс	I/O coupling
спецификация логически вход	Based on IEC 61131-2
Дигитални входове, включваща логика	NPN по избор: PNP
Свойства на логическите входове	гальванично разделен
Тип на закрепване	с носач
Материал-забележка	със съдържание на LABS-материали RoHS konform